

DSJ07 使用说明书

(基于 STM32 最小系统板)



骐联电
<http://shop150130145.taobao.com/>

更新时间：2018/02/10

一、产品命名说明

以DSJ072为例：



二、使用范围

可适用于市面上大多数 ARM 芯片的下载与调试，较常用的品牌如 ST，Nordic，NXP(包括 Freescale)等。

三、接口简介

本产品包括 SWD 和 JTAG 两种接口，

JTAG（Joint Test Action Group，联合测试行动小组）：JTAG 是一种国际标准测试协议，标准的 JTAG 接口是 4 线：TMS【测试模式选择】，TCK【测试时钟】，TDI【测试数据输入】，TDO【测试数据输出】。

SWD（Serial Wire Debug，串行调试）：与 JTAG 不同，SWD 结构简单，基础接口只需要 SWCLK【时钟】和 SWDIO【数据】两根线。

与 JTAG 相比，SWD 模式在高速或大数据量模式下更可靠，且节约引脚数和空间，因此推荐大家使用 SWD 接口。

四、接口定义

正面			背面
RES	1	6	TRS
CLK	2	7	TDI
DIO	3	8	TDO
GND	4	9	GND
3V3	5	10	3V3

SWD 接口：DIO(SWDIO),CLK(SWCLK),RES(RESET 可不接)

JTAG 接口：DIO(TMS),CLK(TCK),TDO,TDI,TRS(RESET 可不接)

五、驱动安装

打开网盘链接，在“计算机驱动”文件夹中下载名为 Setup_JLink_V498 的文件并安装，安装完成后插上下载器，打开设备管理器可以看到计算机已可以识别下载器：

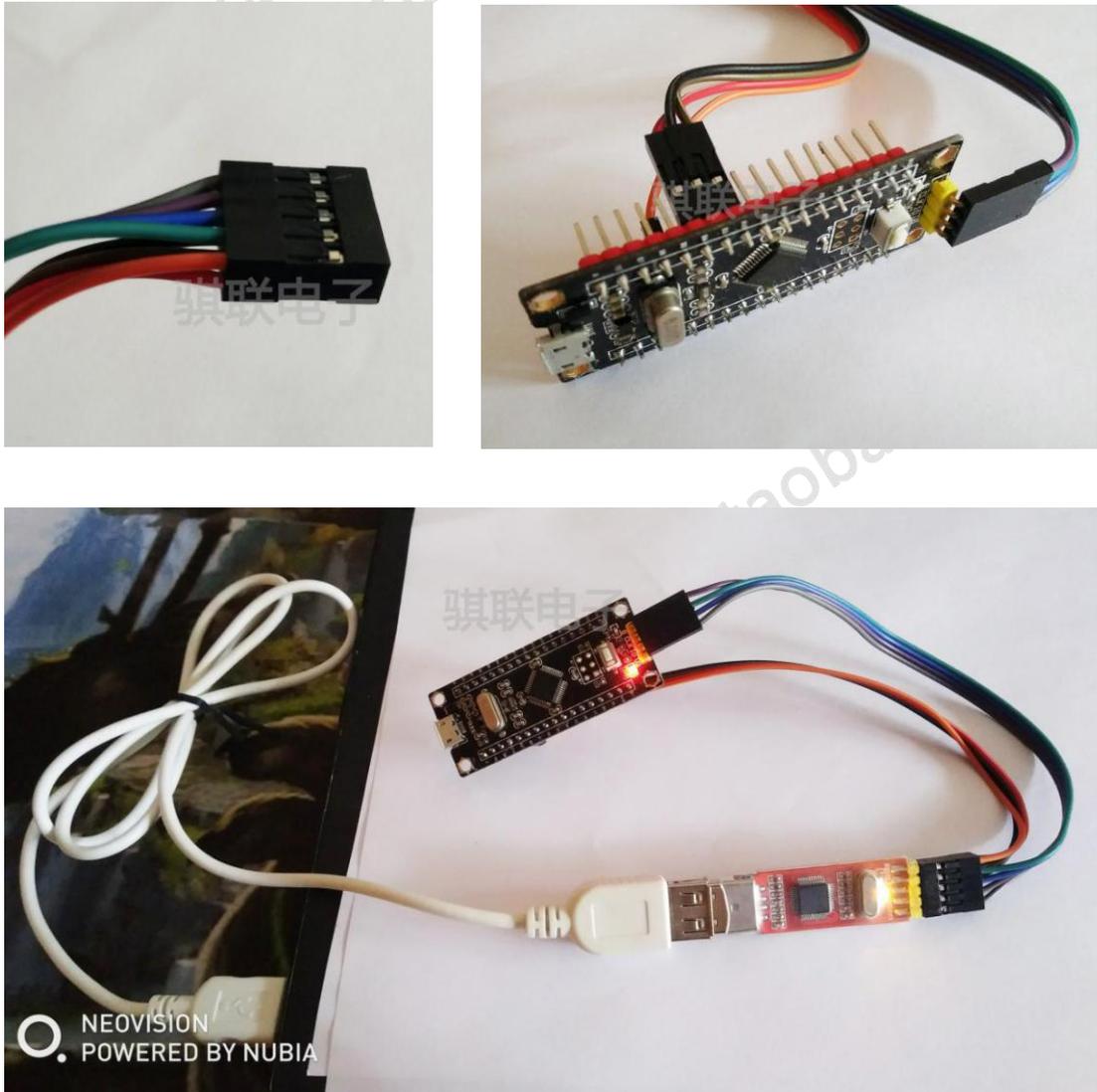


六、下载接线

下图是 JTAG 接口为例的下载器接法，具体接哪几根线参考第四章接口定义，注意待烧录板子需要供电，外接或下载器供电均可，但要保证电平相符。

推荐使用配套赠送的杜邦胶壳，把杜邦线集中固定，接插更稳定。

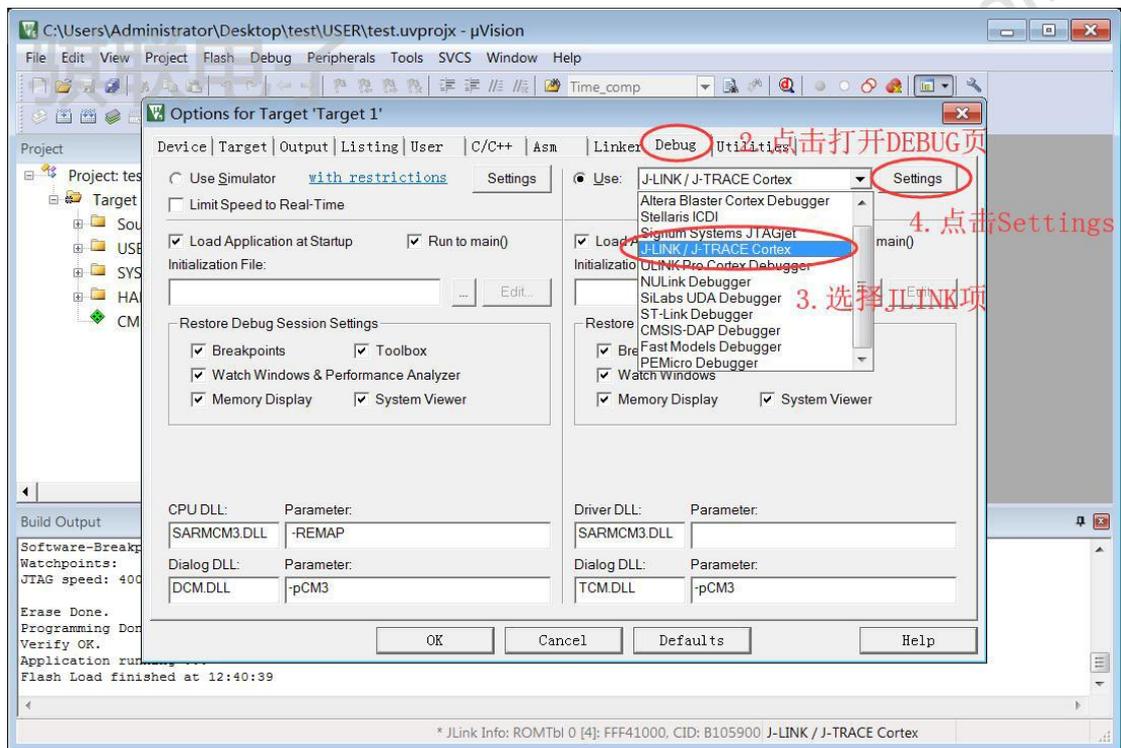
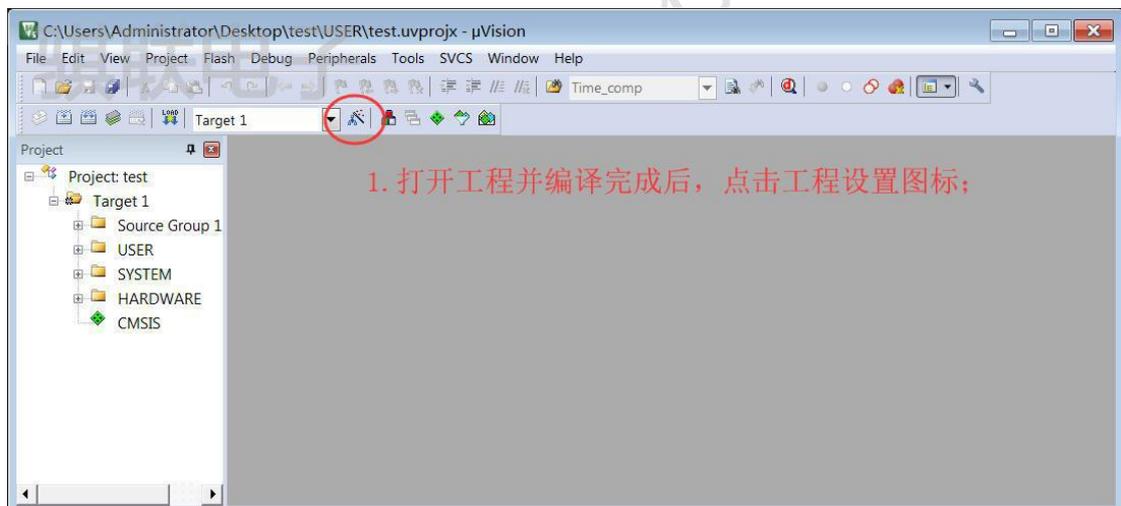
如果线材长度不够，建议使用配套赠送的 USB 延长线，不要使用过长的杜邦线（任何传输信号的线材过长都会对信号造成衰减，而延长 USB 端时衰减较小，下载更稳定）。

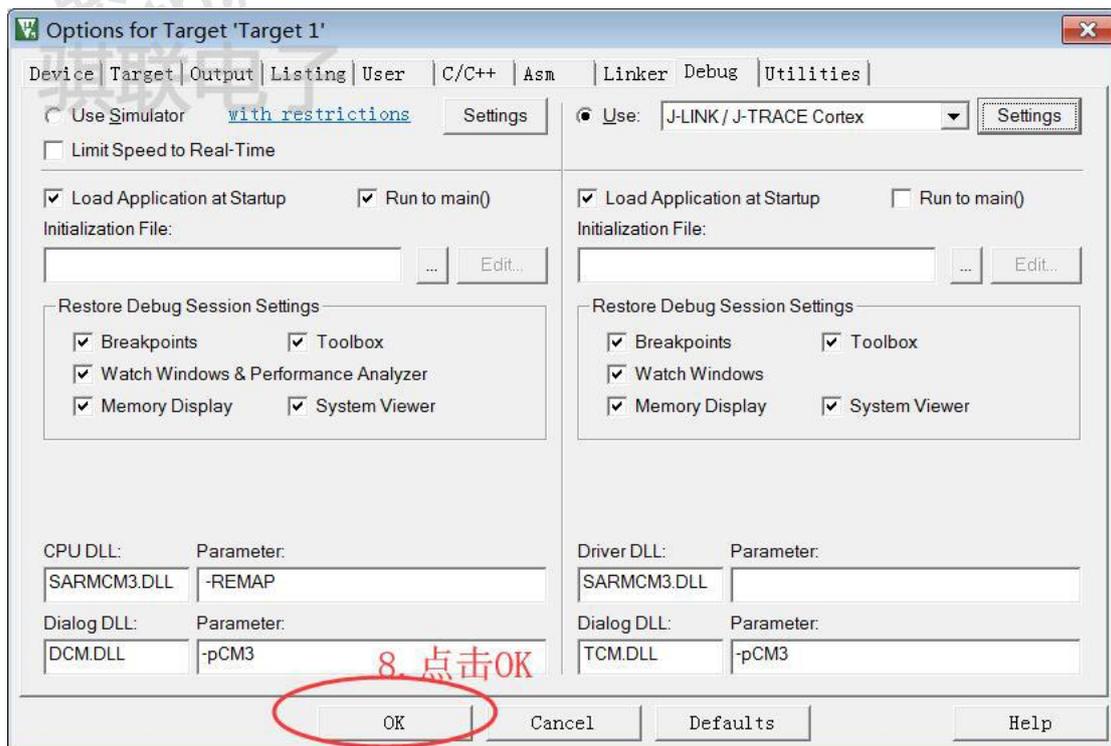
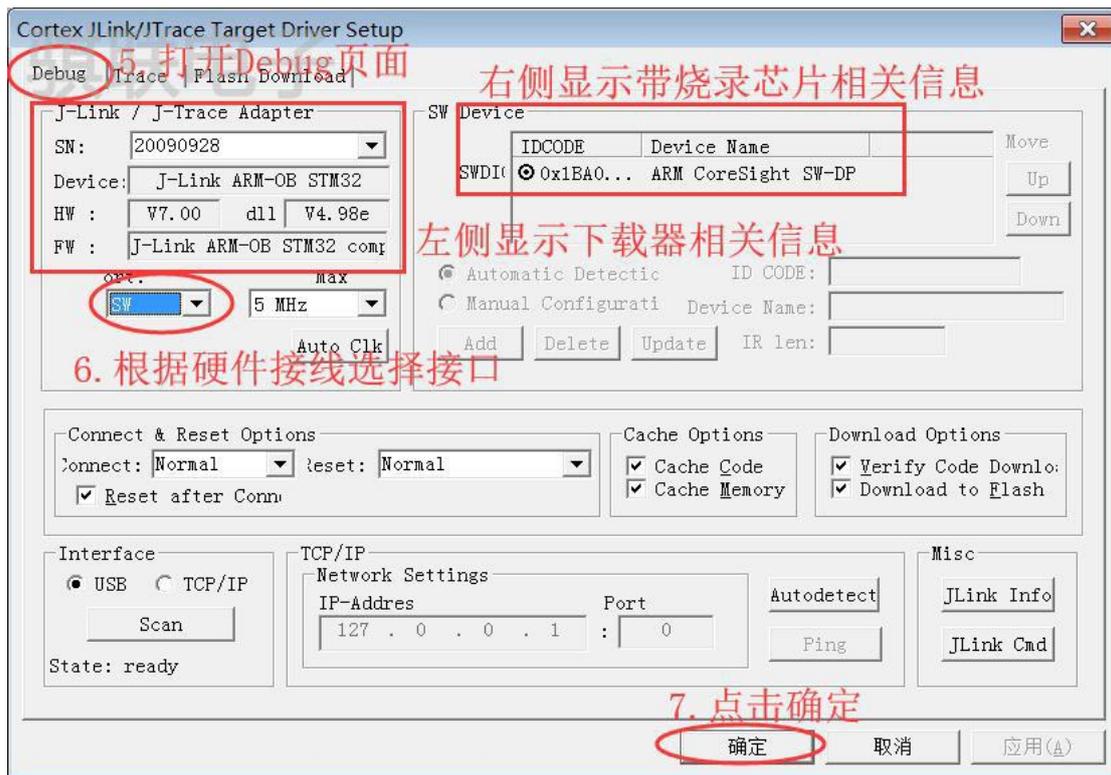


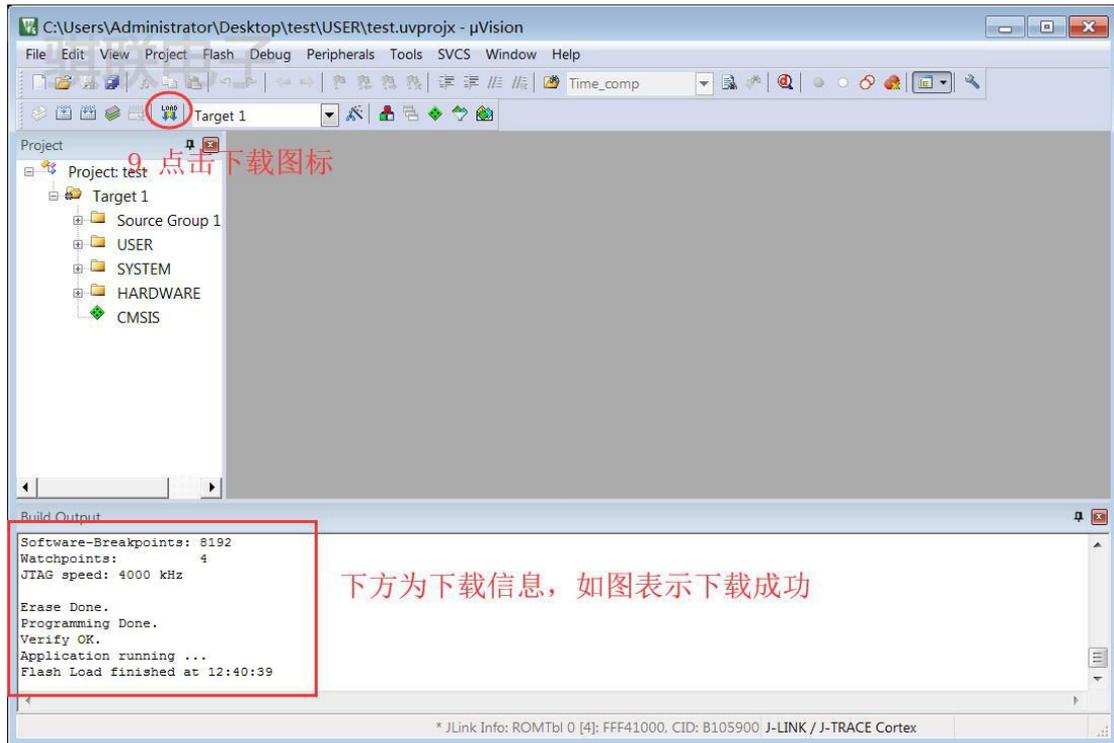
七、芯片烧写

烧写方式有两种，编译环境烧写和 J-FLASH 烧写，推荐使用编译环境下下载，操作简单方便。J-FLASH 是 SEGGER 的单独 Flash ISP 烧写软件工具，安装 JLINK 驱动时会同时安装，该软件也可用于烧写。

1、编译环境下下载（以 KEIL5 为例）







2、J FLASH 下载

